

【凌陽科技】2023 新鮮人招募

研發替代役

職務名稱	科系要求	工作內容	其他條件
【2023 研發替代役】 軟體工程師 (AP0350)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 	<ol style="list-style-type: none"> 1. 車用功能開發及維護 2. 客戶問題分析及除錯 	<ol style="list-style-type: none"> 1. Familiar with C/C++ programming 2. Familiar with OS concept and computer architecture 3. Embedded system develop experience"
【2023 研發替代役】 數位 IC 設計工程師 _Audio (HE0710)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 	<ol style="list-style-type: none"> 1. DSP design 2. 支援 SoC 通用型週邊及 Audio 音訊相關之數位電路開發及維護 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 具備音訊或數位訊號處理相關背景佳 4. 熟 Matlab、Scripting language(Perl / Tcl / Python) 者佳
【2023 研發替代役】 數位 IC 設計工程師 _Display (HE0710)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 	<ol style="list-style-type: none"> 1. Display subsystem architecture design and Integration 2. Display module IP and display Interface Design 3. OSD controller design 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 具 Display / OSD controller design 經驗者佳
【2023 研發替代役】 數位 IC 設計工程師 _IP (HE0720)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 	<ol style="list-style-type: none"> 1. Digital IC design and simulation 2. Specific Digital IP development 3. Synthesis and Timing check 	<ol style="list-style-type: none"> 1. Familiar with Verilog RTL coding and simulation 2. Familiar with digital IC design flow and relative EDA tools 3. Nice to have computer architecture concept
【2023 研發替代役】 類比 IC 設計工程師 (IP0110)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 ● 通訊相關 	<ol style="list-style-type: none"> 1. 類比 IC 設計 2. ADC/DAC or PLL or high speed interface 	具 mix-mode IC 設計相關經驗者佳

熱門職缺列表

職務名稱	科系要求	工作內容	其他條件
數位 IC 設計工程師 _FPGA (HE0710)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<ol style="list-style-type: none"> 1. Hardware Emulation / FPGA prototyping 驗證及軟體開發平台建立 2. 優化驗證平台 performance 及 design flow, 建立驗證平台自動化流程 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 熟悉 scripting language (TCL, Perl, Python, ...) 者佳 4. 有 ZEBU 或 FPGA 驗證平台開發或 ASIC 整合經驗者佳

數位 IC 資深工程師 _Audio (HE0710)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<ol style="list-style-type: none"> 1. DSP design 2. 支援 SoC 通用型週邊及 Audio 音訊相關之數位電路開發及維護 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 具備音訊或數位訊號處理相關背景佳 4. 熟 Matlab、Scripting language(Perl / Tcl / Python) 者佳
數位 IC 設計工程師 _Display (HE0710)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<ol style="list-style-type: none"> 1. Display subsystem architecture design and Integration 2. Display module IP and display Interface Design 3. OSD controller design 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 具 Display / OSD controller design 經驗者佳
數位 IC 設計工程師 _DDR (HE0720)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<ol style="list-style-type: none"> 1. DDR Digital PHY design, verification and harden IP implementation 2. CPU IP simulation, verification and integration 3. On-chip AMBA Bus configuration and design 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 熟悉 DDR controller 設計或高速介面經驗者佳 4. 熟悉 CPU or On-chip bus design 者佳
數位 IC 設計工程師 _Security (HE0720)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	Security IP/Architecture digital design	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 熟 Embedded HSM, Cybersecurity, Secure boot 者佳
數位 IC 設計工程師 _IP (HE0720)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	3rd-party IP simulation, verification and integration: GPU, Video Decoder, AI NPU	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 設計實作/驗證經驗 2. 熟 EDA tools (DC, Verdi), C/C++ 者佳 3. 熟 GPU, Video Decoder, AI NPU 者佳
軟體工程師(AP0350)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<ol style="list-style-type: none"> 1. 客戶問題分析及除錯 2. 車用功能開發及維護 3. 車機 Application 開發及維護" 	<ol style="list-style-type: none"> 1. Familiar with C/C++ programming 2. Familiar with OS concept and computer architecture 3. Embedded system develop experience 4. 具備 UI 開發經驗者佳 5. 對 graphics 有興趣者佳
類比 IC 設計工程師 (IP0110)	<ul style="list-style-type: none"> ● 電機電子 ● 資訊工程 ● 通訊相關 	<ol style="list-style-type: none"> 1.類比 IC 設計 2.ADC/DAC or high speed interface" 	具備類比 IC 設計相關經驗者佳
類比 IC 設計工程師 (IP0120)	<ul style="list-style-type: none"> ● 電機電子 ● 光電相關 	<ol style="list-style-type: none"> 1. ADC/LVDSTRX/LVDSTX/MIPIR X/MIPITX/DC2DC/LDO/Charger/Power IC 2. 類比電路特性量測 	<ol style="list-style-type: none"> 1. 需熟悉 HSPICE 2. 熟悉 ADC or POWER ic or High speed interface 者佳 3. Analog/Mixed signal integrated circuit design