

【凌陽科技】2022 新鮮人招募

熱門職缺列表

職務名稱	科系要求	工作內容	其他條件
軟體工程師 _Multimedia Player (AP0340)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<ol style="list-style-type: none"> 1. Car infotainment: Multimedia feature development and maintenance. 2. Software packages porting and integration. 	<ol style="list-style-type: none"> 1. Familiar with C/C++ programming; 2. Familiar with OS concept and computer architecture; 3. Embedded system develop experience; 4. English specifications and documents reading skill. 5. Nice to have multimedia-related develop experience.
軟體工程師 _UI Development (AP0350)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	Car feature application/UI development	<ol style="list-style-type: none"> 1. Familiar with C/C++ programming 2. Familiar with OS concept and computer architecture 3. Embedded system develop experience 4. 具備 UI 開發經驗者佳 5. 對 graphics 有興趣者佳
軟韌體開發 工程師 (AP0360)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<ol style="list-style-type: none"> 1. Multimedia Decoder/Display/TCON 軟韌體開發 2. 車用多媒體軟硬體系統整合與維護 3. 車用 IC FPGA/ASIC 驗證 	<ol style="list-style-type: none"> 1. 具 C/C++ 程式撰寫能力 2. 具 MPEG1/2/4/H.264 等相關視訊壓縮知識尤佳 3. 具影像處理/Display/TCON 相關知識尤佳 4. 熟悉 Embedded System 程式開發與作業系統尤佳 5. 對車用多媒體系統開發整合有興趣者
軟韌體助理 工程師 (ID0310)	<ul style="list-style-type: none"> ● 電機電子 	Dolby Atmos and DTS:X soundbar embedded system software development.	必備條件: <ol style="list-style-type: none"> 1. C 程式語言 2. 硬體周邊基礎知識 3. 積極主動、良好的溝通及協作能力 加分條件: <ol style="list-style-type: none"> 1. Audio 產品開發、測試經驗
軟韌體 工程師_APP (ID0310)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	Dolby Atmos and DTS:X soundbar embedded system software - middleware and application development.	必備條件: <ol style="list-style-type: none"> 1. 熟悉 C 程式語言 2. 有 RTOS 或 Embedded System 開發經驗 3. 熟悉硬體周邊溝通協議 (I2C/SPI/UART...) 4. 閱讀與撰寫英文技術文件能力 5. 極主動，良好的溝通及協作能力

			加分條件： 1. 具備 audio 產品相關開發經驗尤佳 2. 有 freeRTOS 平台開發經驗尤佳 3. 熟悉 UML 開發框架或物件導向觀念尤佳
軟韌體工程師_SDK 2 (ID0310)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	1. Dolby Atmos and DTS:X soundbar embedded system software - middleware and application development. 2. SoC validation and test program development. 3. Work and test tool development.	必備條件： 1. 熟悉 C 程式語言 2. 具備閱讀與撰寫英文技術文件能力 3. 主動涉獵 coding/tool 相關新知識 4. 積極主動、良好的溝通與團隊合作能力 加分條件： 1. 有 RTOS 或 embedded system 開發經驗尤佳 2. 有 SoC 驗證與 booting 開發經驗尤佳 3. 有 audio 產品開發經驗尤佳 4. 有 open source porting 經驗尤佳 5. 有 linux driver 開發經驗尤佳 6. 有 trace OS kernel code 能力尤佳
軟韌體工程師 (ID0320)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 ● 航太工程 	1. 專業(Dolby Atmos,DTS:X 等)音響、智能音響等 Audio SOC 韌體開發及驗證 2. 提供客戶技術支援，協助功能開發、問題處理等	1. 具 Embedded System, C/C++ 程式語言開發兩年以上經驗 2. 具閱讀英文規格書、撰寫英文技術報告的能力 3. 熟悉電子電路 4. 具 QP framework、freeRTOS、Linux 下韌體開發經驗尤佳 5. 具 Bluetooth、Wifi、USB、HDMI 應用開發經驗尤佳 6. 曾擔任 Audio IC 廠 FAE 或 Audio 系統廠 RD 從事知名品牌產品開發尤佳 7. 具積極主動，良好的溝通及協作能力
藍芽 Bluetooth Firmware/ Software 工程師 (ID0410)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 ● 其他工程 	1. Bluetooth Firmware/Software Development. 2. 增進軟體效能與驗證軟體功能 3. 面對客戶解決問題，需配合出差安排	1. 2 年以上 embedded system FW 開發經驗，熟悉 MIPS 或 ARM 平台者為佳 2. 1 年以上 embedded OS 或 Linux 上之開發經驗者為佳 3. 熟習 Bluetooth 通訊系統，具 1 年以上 Bluetooth 系統，或相關通訊協定相關工作開發經驗者為佳 4. 有數位硬體電路知識為佳 5. 須有良好的團隊精神與溝通協調能力，有責任心，主動積極，抗壓性高，獨立自主可自我要求

類比 IC 設計工程師 (IP0110)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 ● 通信學類 	<ol style="list-style-type: none"> 1. 類比 IC 設計 2. ADC/DAC or high speed interface 	具備類比 IC 設計相關經驗者佳
類比 IC 設計工程師 (IP0120)	<ul style="list-style-type: none"> ● 電機電子 ● 光電工程 	<ol style="list-style-type: none"> 1. ADC/LVDSTRX/LVDSTX/MIPIRX/MIPIRX/DC2DC/LDO/Charger/Power IC 2. 類比電路特性量測 3. Analog/Mixed signal integrated circuit design 	<ol style="list-style-type: none"> 1. 需熟悉 HSPICE 2. 熟悉 ADC or POWER ic or High speed interface 者佳
類比電路設計工程師 (IP0150)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 ● 通信學類 	<ol style="list-style-type: none"> 1. PLL 電路設計 2. High speed IO 電路設計 	<ol style="list-style-type: none"> 1. SPICE/Matlab 相關經驗 2. 基礎類比電路設計背景 3. 對 PLL 電路設計有興趣者
CAD 工程師 (IP0320)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 ● 工程學類 	<p>RTL to GDSII IC Implementation & Verification based on Synopsys/Mentor Tools:</p> <p>包括: Synthesis (DCNXT), Equivalence-Check (FM), Design-for-Testability(DFTC), Auto-Test-Pattern-Generation(TetraMAX) Static-Timing Analysis(PT), Place & Route(ICC2), Clock-Tree-Synthesis(CTS), RC Extraction(StarRC), Cross-Talk Fixing(PTSI), IR-Drop/EM Analysis(PrimeRail/RH), Dynamic/Leakage Power Optimization, DFM and Multi-Voltage Low-Power Design(UPF), LVS/DRC(Calibre), ... etc.</p>	<ol style="list-style-type: none"> 1. 碩士/大學 畢業 2. 懂 IC Design/Implementation Flow, IC Design Verilog Coding 或 Perl/TCL programming 尤佳
IC 設計工程師 (AP0250)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<ol style="list-style-type: none"> 1. 協助低功耗小系統的系統整合 2. 支援 SoC 通用型週邊及音訊相關之數位電路開發及維護 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及一般 IC 設計流程，有數位 IC 實作經驗 2. 具備音訊或訊號處理相關背景佳
數位 IC 設計工程師 (AP0260)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<p>SOC integration</p> <ol style="list-style-type: none"> 1. Chip reset, clock structure design 2. Chip level IP connection and floorplan planning for application 3. Chip level Syn. ,timing ,power environment setup and check (synthesis,primitime,spyglass....) 4. Chip level STA timing check, chip RTL quality check. 5. Co-work with APR team to fix APR issue 	<p>研究所以上電機、電子、資工相關系所畢，如具下列其一條件者佳</p> <ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程 2. 有數位 IC 實作/驗證經驗 3. 有 SoC 整合經驗者或技術背景尤佳 4. 有 SoC Power ,DFT 相關經驗或技術背景尤佳 team to fix APR issue

快速驗證平台研發工程師(AP0260)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	<ol style="list-style-type: none"> 1. 提供 ZEBU 驗證平台 2. 優化驗證平台速度及 FLOW 3. 建立驗證平台自動化流程 	<ol style="list-style-type: none"> 1. FPGA 經驗佳 2. 有數位 IC 實作/驗證經驗 3. 熟悉/有興趣 Synopsys Zebu 者佳 4. 熟悉/有興趣 IC Validation Flow or Software Bring Up Flow 者佳 5. 熟悉/有興趣 自動化 script 語言(Ex: Python)者佳
【2022 預聘】數位 IC 設計工程師 (AP0270)	<ul style="list-style-type: none"> ● 電機電子 ● 通訊相關 	<ol style="list-style-type: none"> 1. AUDIO 硬體開發，設計 2. 小系統整合 3. 其它數位電路的開發，維護 	<ol style="list-style-type: none"> 1. 熟悉 Verilog 及 IC 設計流程，有數位 IC 實作經驗佳 2. 熟悉 Matlab、C language 3. 熟悉 perl、python 佳
數位 IC 設計工程師 (AP0280)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 ● 通信學類 	<ol style="list-style-type: none"> 1. 研讀 I2C, Uart, UFS,I3C，AXI,AHB spec., 2. 改善現有 IP 的效能以及品質 3. 負責 DDR DPHY 設計、驗證與 harden 流程 4. 負責 OTP controller 設計 	<ol style="list-style-type: none"> 1. C/C++, Assembly, Verilog, EDA tool(DC, Verdi, PrimeTime) 2. 熟悉 Verilog RTL 及 IC 設計流程 3. 有數位 IC 及邏輯設計經驗 4. 熟悉 DDR controller 設計或高速介面經驗者尤佳
Audio DSP Firmware (ID0210)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	Audio 演算法開發與實作	<ol style="list-style-type: none"> 1. Audio/DSP basic concepts 2. Audio DSP related C/C++ & assembly language 3. Embedded system development 4. Soundbar/Headphone/Car audio latest technology 5. familiar with operating system: FreeRTOS/Linux is a plus 6. familiar with linux multimedia framework, gstreamer/openmax/FFmpeg, is a plus 7. familiar with audio codec: mp3/aac/wma/opus/dolby/dts is a plus 8. familiar with audio interface: i2s/pcm, tdm, pdm, s/pdif, is a plus 9. familiar with linux audio system: alsa/pluse audio mixer is a plus
演算法開發工程師 (ID0240)	<ul style="list-style-type: none"> ● 資訊工程 ● 電機電子 	Audio 演算法開發與實作	<ol style="list-style-type: none"> 1. 熟悉 digital audio signal processing 2. 熟悉 C language, Matlab, 具 DSP processor programming 經驗者尤佳 3. 車用/家用音響相關演算法經驗(如 AEC/NR/Filteing/Spatial effect/Reverb/Karaoke effect)